

82

Perspektivisches Bauelementesortiment

für den Zeitraum 1983 - 1987

VEB Kombinat Mikroelektronik

VEB Kombinat Elektronische Bauelemente

Kombinat VEB NARVA Berlin

Kombinat VEB Keramische Werke Hermsdorf

## Erläuterungen zu den Bauelementeaufstellungen des perspektivischen Sortimentes

---

In der Spalte "EST" wird für jedes Bauelement die für 1983 gültige Einstufung angegeben.

Als Basis dienen die "Richt- und Auswahltypenliste" sowie die "Zieltypen- und Typenliste", die der VEB Applikationszentrum Elektronik Berlin jährlich im Auftrag der bauelementeherstellenden Kombinate herausgibt.

Die mit "ST" gekennzeichneten Bauelemente stehen nicht für allgemeine Anwendungen zur Verfügung.

Ihre Bereitstellung für F/E-Vorhaben erfolgt ausschließlich auf der Basis einer mit dem VEB Applikationszentrum Elektronik Berlin abgestimmten und bestätigten Einsatzkonzeption.

Aus EDV-technischen Gründen und zur besseren Erkennbarkeit wurde in die Typbezeichnung der Bauelemente zusätzlich zwischen Buchstaben und Ziffern ein Punkt eingefügt.

Die in der Spalte "Bemerkungen" enthaltene Schlüsselnummer 11 bedeutet, daß der Einsatz dieser Bauelemente nur nach erfolgter Abstimmung mit dem Bilanzorgan (bilanzbeauftragter Betrieb) zulässig ist.

Alle aktiven elektronischen Bauelemente aus Eigenaufkommen der DDR können bei Bedarf als unverkapselte Bauelemente (Chips) bereitgestellt werden.

BE-FUNKTION VERGLEICHSTYP EST BEREITST-TERMIN LAND/HERST BEMERKUNGEN  
83 83 83 84 85 86 87

BIPOLARE DIGITALE SCHALTKEISE (OHNE HYBRIDGERECHTE BE)

WANDLERSCHALTKEISE

D/A-WANDLER 12 BIT	AD.565	RT	X	DDR	
D/A-WANDLER 12 BIT	AD.566	RT	X	DDR	
A/D-WANDLER 12 BIT	AD.574	PTA	X	DDR	
ANALOGPROZESSOR 14 BIT	TL.500	RT	X	DDR	
ANALOGPROZESSOR 10-13 BIT	TL.501	RT	X	DDR	
DIGITALPROZ. 7-SEGMENTAUSG.	TL.502	RT	X	DDR	
DIGITALPROZ. BCD-AUSG.	TL.503	RT	X	DDR	
A/D-WANDLER 3 DIGIT	(AD.2020)	LT	X	DDR	/ HWF
A/D-WANDLER 8 BIT	(AD.570)	ZT	X	DDR	/ HWF
A/D-WANDLER 10 BIT	(AD.571)	ZT	X	DDR	/ HWF
D/A-WANDLER 8BIT		PTA	X	DDR	/ HWF
D/A-WANDLER 12 BIT	(AD.562)	RT	X	SU	

Ü: K 1113 PW 1

MIKROPROZESSORSCHALTKEISE

4XD-FLIP-FLOP, 3-STATE	K.1804.IR.1	PTA	X	SU	11
CARRY LOOK-AHEAD GENERATOR	K.1804.WR.1	PTA	X	SU	11
4BIT SLICE-PROZESSOR	K.1804.WE.1	PTA	X	SU	11
MIKROPROGRAMM-ABLAUFSTEUERUNG	K.1804.WU.1	PTA	X	SU	11
MIKROPROGRAMM-ABLAUFSTEUERUNG	K.1804.WU.2	PTA	X	SU	11
BEFELSSTEUERUNG P. 1804.WU.2	K.1804.WU.3	PTA	X	SU	11

SPEICHERSCHALTKEISE

68BIT RAM TTL	K.155.RU.2	AT	X	SU	
256X4 BIT PROM	K.556.RT.4	AT	X	SU	
32X8 BIT PROM	MH.74.S.188	AT	X	CSSR	
256X1 BIT RAM TRI-STATE STTL	MH.74.S.201	AT	X	CSSR	
256X4 BIT PROM TRI-STATE STTL	MH.74.S.287	AT	X	CSSR	
512X4 BIT PROM	MH.74.S.571	RT	X	CSSR	

LOGIKSCHALTKEISE

6 BIT-VERGLEICHER	AMZ.8121	RT	X	DDR	
LOGIK-ARRAY PROG. KOMBINATOR.	FP.74.ALS.16.L.8	PTA	X	DDR	
LOGIK-ARRAY PROG. SEQU. 4FF	FP.74.ALS.16.R.4	PTA	X	DDR	
LOGIK-ARRAY PROG. SEQU. 6FF	FP.74.ALS.16.R.6	PTA	X	DDR	
LOGIK-ARRAY PROG. SEQU. 8FF	FP.74.ALS.16.R.8	PTA	X	DDR	